

Curriculum Vitae

Datos personales / Personal details

Nombre/ First name

Jose Francisco

Nacionalidad / Nationality

Española

Apellidos / Family name

Tirado Hernández

Formación académica / Academic Qualifications

Doctor en Ciencias Físicas

Datos profesionales / Professional details

Académico / Academic

Organismo / Institution

Universidad Complutense de Madrid

Centro / Centre

Facultad de Ciencias Físicas

Departamento / Department

Departamento de Arquitectura de Computadores y Automática.

Área de conocimiento / Knowledge area

Arquitectura y Tecnología de Computadores

Categoría / Professional status

Catedrático de Universidad

Líneas de investigación / Research lines

Palabras clave (máximo 5 líneas) / Key words (maximum 5 lines)

Paralelización de algoritmos numéricos. Diseño de procesadores, Herramientas y entornos de programación para computadores paralelos.

Experiencia como evaluador / Experience as evaluator

Máximo de 5 colaboraciones (más relevantes) / Maximum 5 (most relevant) collaborations

- Experto y evaluador para diferentes instituciones públicas y privadas (ANEP, UE, CAM, CICYT, Caixa, ..).
- De 2000 a 2003 ha sido miembro de la Comisión Nacional de Evaluación de Actividad Investigadora (CNAI) como Presidente del Comité Asesor 6.
- Desde 2003 a 2006 ha sido Coordinador del área de Ciencias de la Computación y Tecnologías Informáticas de la Agencia Nacional de Evaluación y Prospectiva (ANEP), Miembro de diferentes comisiones en la agencias de evaluación y acreditación CVAEC, AAC, ACSUG, ACPUA, ACSUCyL, Director del Centro de Supercomputación Complutense y Director del Parque Científico de Madrid (2005-2006), Presidente de la Sociedad Científica Informática de España (SCIE) (2009-2013) y Presidente de la Sociedad de Arquitectura y Tecnología de Computadores (SARTECO) (2006-2013).

Experiencia en investigación / Research experience

Indicar las 5 publicaciones/patentes/proyectos más relevantes / Indicate the 5 most relevant publications/patents/projects

- Coautor de unas 250 publicaciones en revistas y conferencias internacionales.
- Ha participado en la organización de más de 80 Congresos Internacionales de reconocido prestigio como General Chair, Program Chair, miembro del Comité de Programa, Chair de Sesión, Conferenciante Invitado y revisor de artículos.
- Ha impartido más 75 conferencias en congresos internacionales y universidades.
- Investigador responsable de más de 50 proyectos nacionales e internacionales financiados con fondos públicos (CICYT, UE, CAM, MEC, Comité Conjunto USA-España) y de proyectos industriales.

Experiencia en docencia / Teaching experience

Máximo 10 líneas / Maximum 10 lines

Profesor del Departamento de Arquitectura de Computadores y Automática desde 1978 primero como Profesor Adjunto de Automática y desde 1986 como Catedrático de Arquitectura y Tecnología de Computadores.

Experiencia en gestión / Management experience

5 cargos más relevantes / 5 most relevant posts

- Decano (1994-2002) y Vicedecano (1989-1992) de la Facultad de Ciencias Físicas de la UCM, Director del Departamento de Informática y Automática (1992-1994), Director del Departamento de Arquitectura de Computadores y Automática (2005-2012).
- Desde 1988 a 1993 ha sido Gestor del Programa Nacional de Robótica y del Programa Nacional de Tecnologías Avanzadas de la Producción, dentro del Plan Nacional de I+D de la CICYT y ha representado a la CICYT en diferentes comisiones nacionales e internacionales.
- En la actualidad es Vicerrector de Investigación de la UCM y Presidente de Honor de SCIE y SARTECO.

Experiencia profesional / Professional experience

Máximo 10 líneas / Maximum 10 lines

Premios y distinciones / Awards and Honours

Máximo 5 premios / Maximum 5 awards

- Doctor "Honoris Causa" por la Universidad Nacional de San Agustín (Perú) y por la Universidad Nacional de Asunción (Paraguay).
- Premio Nacional de Informática José García Santesnases 2013.